

ЭЛЕКТРОНИКА
И РАДИОТЕХНИКА

УДК 621.316.722.1:621.3.027.58

ЗАЩИТА ИСТОЧНИКОВ НАПРЯЖЕНИЯ
ОТ ТОКОВОЙ ПЕРЕГРУЗКИ

© 2024 г. А. И. Сергеев^а

^аУральский Федеральный университет имени первого Президента России Б.Н. Ельцина

Россия, 620002, Екатеринбург, ул. Мира, 1

e-mail: aistkot@bk.ru

Поступила в редакцию 19.12.2023 г.

После доработки 05.02.2024 г.

Принята к публикации 19.02.2024 г.

Описан источник напряжения, имеющий защиту мощных выходных транзисторных каскадов от токовой перегрузки. Плавная установка величины максимально допустимого выходного тока позволяет оперативно изменять допустимый ток нагрузки от 6 до 13А при изменении выходного напряжения от 2.5 до 9.1В с обеспечением запаса по мощности выходного транзистора не менее 35%.

Защита транзисторов мощных выходных каскадов (эмиттерных повторителей) источников напряжения от тока короткого замыкания обычно осуществляется путем принудительного уменьшения напряжения на их базах при превышении эмиттерным током максимально допустимой величины. Классическая реализация ограничения выходного тока с помощью дополнительного транзистора поясняется схемой рис. 1 [1–3].

Рис. 1. Защита транзистора от тока короткого замыкания.

При превышении максимально допустимого эмиттерного тока транзистора T_1 , протекающего через резистор R_3 в нагрузку R_4 , транзистор T_2 открывается. Напряжение на базе T_1 уменьшается. Соответственно, уменьшаются напряжения на эмиттере T_1 и на нагрузке. Эмиттерный ток уменьшается. Это решение простое и эффективное, но оно имеет недостаток. Для точного задания величины максимально допустимых выходных токов от нескольких ампер до десятков ампер необходим и точный резистор R_3 малой величины – иногда до сотых долей ома, что не всегда доступно. Как правило, с этим и возникает проблема.

Для установки величины максимального допустимого выходного тока можно, разумеется, использовать мощный переменный резистор малой величины, но скользящий контакт переменного резистора не всегда надежен даже при токах в несколько ампер. Кроме того, сведений о мощных переменных резисторах менее 0.5 Ом в интернете не обнаружено.

На рис. 2 показана схема стабилизированного источника постоянного напряжения величиной от 2.5 до 9.1 В, разработанного для использования в составе экспериментального потенциостата. Источник имеет защиту от токовой перегрузки и плавную регулировку максимально допустимого выходного тока от 6 до 13 А.

Рис. 2. Принципиальная электрическая схема источника напряжения.

Элементы схемы рис. 2: стабилитрон VD_1 – 2С191Ф; транзисторы: VT_1 – КТ3102В, VT_2 – 2Т827А, VT_3 , VT_4 , VT_5 – КТ342Б, VT_6 – КТ3107Д; конденсатор C_1 – 0.1 мкФ; операционный усилитель (ОУ) – 544УД1А; сопротивления: $R_1 = 600$ Ом, $R_2 = 4.7$ кОм типа ППМЛ, $R_3 = 3.3$ кОм типа СП5-2, $R_4 = 2$ кОм, $R_5 = 500$ Ом; $R_6 = 3.3$ кОм, $R_7 = 4.7$ кОм, $R_8 = 1.8$ кОм, $R_9 = 220$ Ом типа ППМЛ, $R_{10} = 500$ Ом, все постоянные сопротивления типа МЛТ-0.250; переключатели: S_1 , S_2 типа КМ1-1.

Источником первичного питания +15 В служит трансформаторный источник напряжения с параллельным включением трех сетевых трансформаторов ТПП-284-127/220-50.

Мощный транзистор VT_2 расположен на радиаторе. Операционный усилитель с повторителем напряжения на транзисторах VT_1 и VT_2 охвачен цепью с отрицательной обратной связью. Сопротивление обратной связи R_5 конструктивно расположено рядом с инвертирующим входом ОУ и введено по причине относительно длинного проводника, соединяющего выход устройства с этим входом.

В качестве сопротивления R_{11} можно использовать обычный шунт, применяемый для расширения диапазона токов, измеряемых амперметрами. В данном случае использован манганиновый шунт с сопротивлением примерно 0.15 Ом. Принудительное воздушное охлаждение шунта и радиатора для VT_2 осуществляется вентилятором.

Опорное напряжение 9.1В в источнике задается стабилитроном VD_1 . Регулировка выходного напряжения осуществляется переменным сопротивлением R_2 . Нижняя граница диапазона достигается регулировкой сопротивления R_3 . При однополярном питании ОУ DA_1 минимальное выходное напряжение устройства может быть не более двух вольт. Напряжение с выхода ОУ DA_1 последовательно через составной эмиттерный повторитель на транзисторах VT_1 и VT_2 и сопротивление R_{11} поступает в нагрузку R_{12} . Величина сопротивления R_{11} выбирается примерно такой, чтобы транзистор VT_6 открывался при токах нагрузки в интервале от 2 до 5 А.

При увеличении тока через нагрузку R_{12} растут падение напряжения на сопротивлении R_{11} и коллекторный ток VT_6 , также растёт падение напряжения на сопротивлении R_9 , регулировкой величины которого устанавливается точное значение максимально допустимого выходного тока VT_2 .

При превышении выходного тока заданной величины открывается ключ VT_5 , за счёт этого стабилитрон VD_1 замыкается на землю. Напряжения на неинвертирующем входе DA_1 , эмиттере VT_2 и нагрузке уменьшаются. Кроме того, размыкается ключ VT_3 и замыкается ключ VT_4 , за счёт этого напряжение на стабилитроне VD_1 поддерживается на уровне не более 0.1 В. Возобновление работы источника осуществляется нажатием кнопки S_2 . При этом размыкается ключ VT_4 и падение напряжения на стабилитроне VD_1 восстанавливается до исходной величины 9.1В.

Оперативное снижение выходного напряжения источника до величины не более 0.1В без выключения напряжения питания осуществляется нажатием кнопки S_1 , что приводит к размыканию ключа VT_3 и замыканию ключа VT_4 .

Для регулировки выходного напряжения и максимального выходного тока могут быть использованы любые переменные резисторы. При использовании однооборотного резистора регулировка проводится по механической шкале на передней панели источника, либо по показаниям вольтметра, а при использовании многооборотного резистора типа ППМЛ или СП5-44 – по специальному счетчику оборотов, что более предпочтительно. Вольтметр и амперметр, показанные на схеме, использованы для удобства работы.

СПИСОК ЛИТЕРАТУРЫ

1. Грэм Дж., Тоби Дж, Хьюлсман Л. Проектирование и применение операционных усилителей. Москва: Мир, 1974.
2. Тутце У., Шенк К. Полупроводниковая схемотехника. Москва: Мир, 1982.
3. https://studref.com/432852/tehnika/vyходnye_kaskady

ПОДПИСИ К РИСУНКАМ

Рис. 1. Защита транзистора от тока короткого замыкания.

Рис. 2. Принципиальная электрическая схема источника напряжения.

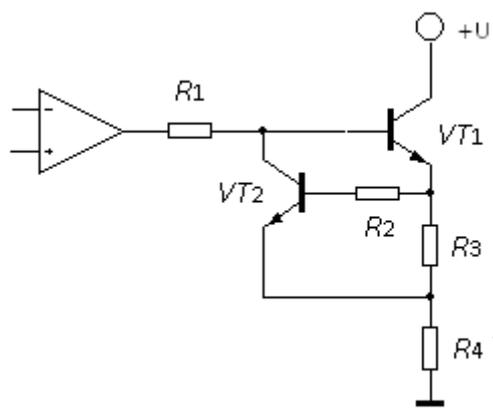


Рис. 1

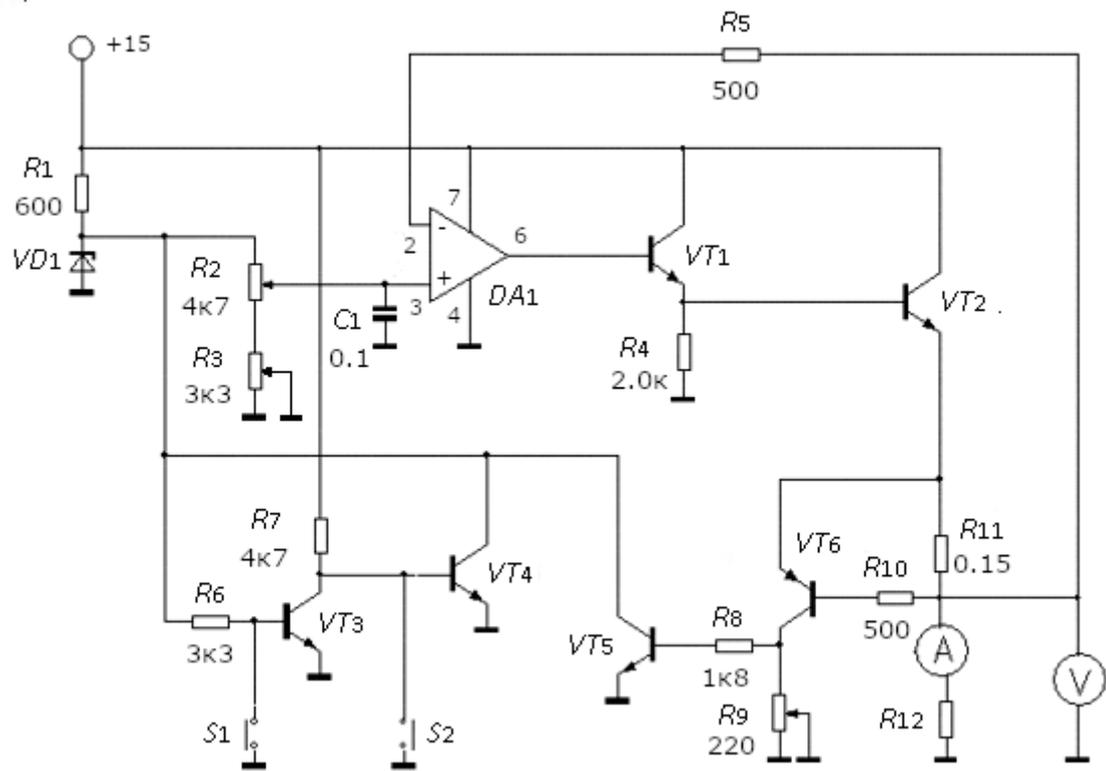


Рис. 2

Для связи с автором

Сергеев Александр Игоревич

E-mail: aistkot@bk.ru

Тел.: 8-912-283-63-18 (моб.)

Сергеев Александр Игоревич

E-mail: aistkot@mail.ru

Тел.: 8-912-283-63-18 (моб.)

E-mail: aistkot@bk.ru

E-mail: aistkot@gmail.com