

**ТЕХНИКА ЯДЕРНОГО
ЭКСПЕРИМЕНТА**

УДК 539.1.075

**БЫСТРОДЕЙСТВУЮЩИЙ СУММИРУЮЩИЙ ПРЕДУСИЛИТЕЛЬ
ДЛЯ ВРЕМЯПРОЛЕТНЫХ КАМЕР ЭКСПЕРИМЕНТА HARP
(PS214, CERN)**

© 2024 г. Е. А. Усенко^{а,*}

*^аИнститут ядерных исследований Российской академии наук
Россия, 117312, Москва, просп. 60-летия Октября, 7а*

**e-mail: Eugueni.oussenko@cern.ch*

Поступила в редакцию 11.03.2024 г.

После доработки 08.05.2024 г.

Принята к публикации 08.07.2024 г.

Представлена методика разработки быстродействующего суммирующего предусилителя для резистивных плоских счетчиков эксперимента HARP (PS214, CERN). Классический аналоговый сумматор был пересчитан для получения минимального собственного джиттера 26 пс, достигнутого за счет компромисса с точностью суммирования зарядов около 5%. Суммирующий предусилитель имеет 8 входов и реализует принцип суммирования области считывания $104 \times 240 \text{ мм}^2$, содержащей 8 стрипов размером $104 \times 29 \text{ мм}^2$. Предусилитель расположен внутри камеры, имеет коэффициент преобразования 100 мВ/пК при времени сбора заряда около 1 нс, разброс постоянной временной ошибки по входам менее 30 пс, потребляемая мощность 350 мВт. Времяпролетная система содержит 368 суммирующих усилителя.

1. ВВЕДЕНИЕ

Многие современные физические эксперименты используют для измерения времени пролета частиц для многозачорных резистивных плоских счетчиков (МРПС). Многоканальные детекторы и их системы считывания проектируются с учетом конкретных условий данных экспериментов, что в ряде случаев позволяет решать поставленные задачи неординарными способами.

Эксперимент HARP (рис.1) проводился на ускорителе PS в ЦЕРН [1]. Идентификация частиц с импульсами от 0.5 до 3 ГэВ/с проводилась с помощью измерения времени пролета. Для этого позади время-проекционной камеры (ВПК) была установлена плоскость МРПС, разработанная на основе [2], требуемое временное разрешение не хуже 200 пс.

Рис. 1. Структурная схема эксперимента HARP.

Для разделения электронов с энергиями в несколько сотен МэВ и π - мезонов также используется времяпролетный детектор на основе резистивных плоских счетчиков (РПС), который расположен вокруг ВПК радиусом около 40 см (рис.1). Эта минимальная база для измерения времени пролета и определяет необходимое временное разрешение детектора около 250 пс [3]. Жестким ограничением является максимальная толщина камер, которая должна быть не больше 10 мм. Этот размер задается разностью между внутренним диаметром соленоида и внешним диаметром ВПК. Длина и ширина счетчика должны быть 2000 мм и 150 мм соответственно. Поэтому при разработке детектора ставилась задача создания РПС с минимальным количеством газовых зазоров, которые обеспечивают необходимое временное разрешение.

В данном эксперименте РПС используются только для получения точной временной отметки при прохождении частицы. Нет необходимости в координатной информации, поэтому число каналов электроники должно быть минимальным, чтобы минимизировать стоимость детектора.

Из-за больших габаритных размеров (толщина) и большого числа каналов считывания (падовый съем) разработанную к этому времени многоззорную РПС для эксперимента ALICE [2] невозможно было использовать в эксперименте HARP.

2. ТРЕБОВАНИЯ, ПРЕДЪЯВЛЯЕМЫЕ К ВРЕМЯПРОЛЕТНОЙ СИСТЕМЕ ЭКСПЕРИМЕНТА HARP

В результате проведенных исследований камер МРПС [3, 4] был сделан выбор в пользу 4-ззорной РПС со стеклом толщиной 0.7 мм и величиной газовых зазоров 300 мкм и общей толщиной пакета без металлического коопуса 7.8 мм (рис.2).

Рис. 2. Схема 4-зазорной МРПС эксперимента HARP.

Исследование влияния площади считывающих электродов на временное разрешение камер [3, 5] проводилось с целью определить оптимальные параметры считывающих электродов, обеспечивающих заданное временное разрешение детектора на основе МРПС.

Временное разрешение как функция площади считывающего электрода при оптимальном напряжении 6.2 кВ показано на рис.3.

Рис. 3. Зависимость временного разрешения 4-зазорной камеры от площади считывающего элемента.

Как показано на рис. 3, временное разрешение заметно улучшается при уменьшении площади электрода. В процессе исследований совместного поведения камер и суммирующего предусилителя по критерию временного разрешения была получена конфигурация, при которой предусилитель располагался внутри камеры, что обеспечивало наилучшие и стабильные по повторяемости результаты.

3. СУММИРОВАНИЕ СИГНАЛОВ ОТ НЕСКОЛЬКИХ ЭЛЕКТРОДОВ

Первоначально постановка задачи на суммирование считывающих электродов предполагала суммирование четырех электродов [1]. В результате исследований выяснились следующие проблемы.

Первая проблема состоит в самом принципе суммирования, который основывается на суммировании токов как функции напряжения на входах сумматора (рис.4). Преобразование напряжения в ток резко ухудшает соотношение сигнал/шум.

Рис. 4. Аналоговый сумматор на операционном усилителе.

Функция аналогового суммирования описывается формулой

$$U_{\text{вых}} = \sum_{i=1}^n U_{\text{ex}} \times R_{\text{oc}} / R_{\text{ex}}, \quad (1)$$

из которой следует, что отношение R_{oc}/R_{ex} прямо пропорционально точности суммирования и обратно пропорционально соотношению сигнал/шум.

Вторая проблема состояла в том, что зависимость величины шумов сумматора от количества входов существенно ухудшает собственный временной джиттер (рис. 5). Измерения проводились на окончательной 8-канальной версии сумматора путем последовательного физического отсоединения каналов от точки суммирования.

Рис. 5. График зависимости собственного временного джиттера суммирующего предусилителя от количества подключенных входов при величине входного заряда $Q_{вх} = 120$ фКл.

В результате компромисс был найден через приоритет временного разрешения перед точностью суммирования, которая пострадала незначительно. Имелось в виду следующее соображение: поскольку вероятность пролета нескольких частиц одновременно через область суммирования стремится к нулю, назначение суммирования практически сводится только к суммированию зарядов от прохождения частицы между двумя соседними падами.

На основе всего полученного опыта исследований было принято решение о разработке конструкции камеры с вложенным в нее предусилителем (рис. 6–8), имеющим 8 входов суммирования. Переход к суммированию восьми стрипов был обусловлен оптимистическими результатами исследований временного разрешения МРПС, а также возможностью компромисса между ухудшением собственного джиттера электроники с ростом числа каналов суммирования и снижением флуктуации времени при уменьшении ширины считывающего стрипа вдвое с 6 до 3 см [3, 5].

Рис. 6. Рисунок поперечного разреза камеры МРПС, расположение суммирующего предусилителя.

Рис. 7. Структура считывания камеры МРПС длиной 1920 мм, содержащей 64 считывающих стрипа размером 29×104 мм², структурированным по 8 стрипов для считывания суммирующим предусилителем.

Рис. 8. Накамерный входовой суммирующий предусилитель на 8 входов для времяпролетных камер МРПС эксперимента HARP.

Расположение суммирующего предусилителя в значительной степени влияло на результирующее временное разрешение камеры. Выбранный способ расположения

предусилителя внутри камеры содержит в себе определенные компромиссы, которые были разрешены за счет сочетания конструктивных мер, а также дополнительными точками соединения нижней крышки камеры к общему проводу каждого стрипа (рис. 6).

Принцип суммирования сигналов с восьми стрипов показан на рис.7. Камера МРПС имеет считывающую область размером 1920 мм в длину, состоящую из 64 медных стрипов на лавсане размером $29 \times 104 \text{ мм}^2$ [3], которые считываются посредством 8 суммирующих предусилителей, расположенных внутри камеры. Каждый стрип камеры имеет вывод в виде лепестка (рис.6) для соединения с каждым из входных разъемов (рис.8), через который сигнал поступает на соответствующий вход сумматора. Общий провод камеры имеет электрическое соединение возле каждого стрипа как с входом сумматора, так и с задней крышкой камеры, изготовленной из алюминиевого сплава. Эта конструкция является экспериментально определенной конфигурацией сигнальных соединений, обеспечивающей наилучшее собственное временное разрешение смонтированной на камере МРПС системы считывания около 50–60 пс (разброс по камерам) при подаче проверочного импульса через тестовый вход сумматора.

4. СУММИРУЮЩИЙ ПРЕДУСИЛИТЕЛЬ ДЛЯ СЧИТЫВАНИЯ ВОСЬМИ СТРИПОВ

Параметры суммирующего предусилителя, полученные после полного исследования, представлены в табл. 1.

Таблица 1. Параметры суммирующего предусилителя на 8 входов для камер МРПС времяпролетной системы эксперимента NARP

Параметр	Значение
Входное сопротивление	30 Ом
Фронт переходной характеристики	600 пс
Время сбора заряда	1 нс
Динамический диапазон зарядов	20 фКл–10 пКл
Коэффициент преобразования	–100 мВ/ пКл
Эквивалентный шумовой заряд	5 фКл
Временной джиттер	< 26 пс

Длительность выходного импульса	25 нс
Разброс задержек по входам сумматора	±15 пс
Разброс коэфф. преобраз. входов сумматора	< 3 %
Разброс коэфф. преобраз. Сумматоров	< 5 %
Потребляемая мощность	350 мВт

Приблизительно можно оценивать собственный джиттер электроники по формуле

$$\sigma_t = (N / A) \times t_r \quad (2)$$

В предположении, что величина фронта импульса является постоянной величиной, а шум равномерно распределен по сигнальному спектру (белый шум), джиттер зависит только от соотношения сигнал/шум электронного тракта, т. е. в значительной степени определяется величиной газового усиления камеры.

Для обеспечения минимального джиттера в сумматоре необходимо повысить величину сигнала на его входе, этой задаче были посвящены исследования, приведенные ниже.

На величину сигнала, поступающего на вход электроники, существенно влияет фактор преобразования токового импульса в напряжение сигнала в стриповой панели камеры. Величина напряжения сигнала пропорциональна импедансу стрипа, который для данной конструкции тонкой камеры составляет достаточно малую величину 12–14 Ом, что примерно вдвое меньше, чем в камерах, не ограниченных по высоте пакета. Импедансное согласование стрипа с двух сторон вдвое снизило бы величину сигнала на входе электроники, поэтому стрип согласован только с одной стороны, что возможно лишь при незначительной длине стрипа. При скорости распространения сигнала в стрипе 6 нс/м длина считывающей полоски 10 см (600 пс) является предельной величиной длины стрипа, при которой отраженный сигнал полностью интегрируется за время сбора заряда сумматора 1 нс, что позволило увеличить амплитуду сигнала примерно в 2 раза.

Принципиальная электрическая схема суммирующего предусилителя на 8 входов для времяпролетных камер МРПС представлена на рис.9. Предусилитель состоит из восьми буферных каскадов на малощумящих транзисторах (Phillips BFR92A, 5GHz), построенных по схеме с общей базой. Назначение этих каскадов состоит в преобразовании низкого импеданса считывающих стрипов 12–14 Ом в сопротивление полосковой линии 55 Ом, передающей сигнал в точку суммирования.

Рис. 9. Принципиальная электрическая схема суммирующего предусилителя на 8 входов для времяпролетных камер МРПС эксперимента HARP.

Для передачи высокочастотных сигналов в точку суммирования используются полосковые линии сопротивлением 55 Ом печатной платы равной длины. Согласование импедансов осуществляется последовательными резисторами величиной 43 Ома и параметрическим импедансом 12 Ом точки суммирования, образованным инвертирующим токовым входом ИС AD8009AR с полосой единичного усиления 1 ГГц. Таким образом, резисторы номиналом 43 Ома выполняют двоякую функцию преобразования напряжения в ток суммирования и согласования полосковых линий передачи сигнала. Такой модифицированный метод суммирования, который можно назвать “детерминированным суммированием”, обеспечивает высокую точность временной привязки около 26 пс (рис.10) по сравнению с классическим сумматором (рис. 4).

Рис. 10. Зависимость среднего времени срабатывания от номера входа сумматора для трех предусилителей.

Входной транзисторной каскад рассчитан методом оптимального рассогласования его параметрического входного сопротивления с импедансом считывающего стрипа. Такой метод согласования импедансов возможен как частный случай в ситуации, когда длительность и время прихода отраженного импульса служит цели увеличения амплитуды сигнала со стрипа. Измерения собственного временного джиттера суммирующего предусилителя показывают правомерность такого метода увеличения амплитуды сигнала, при этом обеспечивается дополнительный выигрыш в общем джиттере в 1.3–1.4 раза.

На рис. 10 показана зависимость временного разрешения восьми считывающих электродов внутри одной группы суммирования [3]. Из анализа графиков следует, что по временному разрешению каналы сумматора идентичны. Однако при одинаковой длине трасс, соединяющих сигнальные стрипы с точкой суммирования, задержка времени по входам оказалась различной.

Причина в краевых эффектах области суммирования и погрешности программы расчета полосковой линии передачи сигнала в многослойной печатной плате сумматора.

Данная суммарная погрешность носит постоянный характер для всех карт сумматоров и была учтена в программе обработки данных.

Погрешность сумматора оценивалась на конечной версии предусилителя на 8 входов и составила при суммировании сигналов двух входов менее 0.5%, а при суммировании 8 сигналов – менее 5%. Такой точности вполне достаточно для процедуры амплитудо-временной коррекции. Проверка временного разрешения проводилась на тестовом канале T10 ускорителя PS на пучке мюонов энергией 6 ГэВ. Результаты показаны на рис.12, где слева показан двумерный плот зависимости времени срабатывания от амплитуды, а справа гистограмма разности времен двух считывающих электродов из сравниваемых камер МРПС21 и МРПС22. Временное разрешение составило $207.4/1.41=146$ пс [3].

Таким образом, задачу суммирующего усилителя удалось свести к суммированию 8 пиков при высокой точности суммирования сигналов только с двух входов. При такой постановке задачи оказалось возможным создать предусилитель, обладающий низким собственным джиттером, показанным на рис. 11, даже при суммировании 8 электродов. На практике его принцип действия можно считать промежуточным между аналоговой функцией суммирования и цифровой функцией ИЛИ.

Для оптимизации временных характеристик суммирующего предусилителя и достижения минимального собственного джиттера были проведены расчеты программой CADENC оптимального времени сбора заряда, которое пропорционально времени отклика усилителя. На рис.13 показана зависимость временного джиттера и амплитуды от оптимального времени сбора заряда сумматора. Сопоставление графиков дает точку оптимального времени сбора заряда 20 нс, что означает компромисс между собственными шумами сумматора (распределение плотности шума $1/f$) [6] и длительностью переднего фронта импульса суммирующего предусилителя.

Рис. 13. График зависимости временного джиттера и амплитуды суммирующего усилителя от времени сбора заряда ($Q_{вх} = 480$ фКл).

5. ШУМЫ СУММАТОРА

Вклад шумовых составляющих транзисторных каскадов с 8 входами и сумматора на операционном усилителе различен. Транзисторные каскады, работающие по схеме

включения с общей базой, формируют равномерно распределенный по частоте шум (белый шум), и суммарная его величина от восьми входов уже вносит существенный вклад в увеличение джиттера сумматора (рис. 5). Уровень шумов сумматора на операционном усилителе AD8009AR эквивалентен величине шума одиночного транзисторного каскада с той разницей, что операционный усилитель формирует спектральный шум, спектрально распределенный как $1/f$ [6]. При этом низкочастотная шумовая составляющая не оказывает влияния на величину джиттера. Пиковое значение шумов на выходе сумматора 0.5 мВ при рабочем пороге дискриминатора 2 мВ (~20 фКл).

6. МОДУЛЬ 16-КАНАЛЬНОГО СПЛИТТЕРА–УСИЛИТЕЛЯ–ДИСКРИМИНАТОРА

Схема одного канала с регулируемым порогом в диапазоне от 0.5 мВ до 5 мВ показана на рис. 14.

Рис. 14. Схема одного канала 16-канального модуля сплиттера–усилителя–дискриминатора САМАС.

Назначение 16-канального модуля сплиттера–усилителя–дискриминатора САМАС состоит в расщеплении сигнала, приходящего от суммирующего предусилителя на быстрый временной и медленный амплитудный каналы. Такое решение позволило избежать лишних кабельных соединений и выиграть по амплитуде в 2 раза за счет внутрисхемного расщепления сигнала по сравнению с разветвлением стандартным модулем.

Амплитудный канал модуля содержит усилительный каскад на IC_1 , который из сигнала, приходящего от суммирующего предусилителя длительностью 25 нс, формирует импульс длительностью 200 нс для передачи его на расстояние 80 м по симметричной скрученной паре проводов. Для согласования однофазного выхода интегратора на IC_2 с парафазной линией передачи использовано псевдодифференциальное согласование на резисторах R_2 и R_3 номиналом 56 Ом (рис.14). На приемной стороне модуля АЦП парафазный сигнал скрученной пары преобразовывался в однофазный сигнал при помощи импульсного трансформатора (A992 C.A.E.N. 16 Channel Impedance Adapter) и подавался на вход модуля АЦП (V792 C.A.E.N. QDC module) с ценой деления 0.1 фКл/отсчет. Модуль A992 представляет собой 16 трансформаторов импедансов для преобразования

дифференциальных линий с волновым сопротивлением 110 Ом в однофазные с сопротивлением 50 Ом.

После усиления сигнала в 10 раз во временном канале импульс в уровнях ЭСЛ по стандартному плоскому кабелю длиной 80 м передается в модуль ВЦП (V775 С.А.Е.Н.) с ценой отсчета 35 пс. Управление записью данных осуществлялось по триггеру в режиме с общим стартом.

7. ЗАКЛЮЧЕНИЕ

Времяпролетная система эксперимента HARP впервые в мире была реализована на основе камер МРПС, принцип суммирования для времяпролетной системы показал реализуемость, и на практике была получена оптимальная структура системы считывания на основе 8-канального суммирующего предусилителя, обеспечивающая временное разрешение 146 пс времяпролетной системы, покрывающей 8 м² и состоящей из 368 сумматоров.

В целом, опыт разработки системы считывания на основе принципа суммирования показал существенный потенциал для снижения джиттера суммирующего предусилителя за счет снижения его шумов и оптимизации конструкции камеры.

СПИСОК ЛИТЕРАТУРЫ

1. *Bogomilov M., Dedovich D., Damps R., Dydak F., Gapienko V., Semak A., Sviridov Y., Usenko E., Wotschack J., Zaets V.* The HARP RPC time-of-flight system, // Nucl. Instrum. Methods in Phys. Res. A. 2003. V. 508. P.152.
2. *Akindinov A., Alessandrini A., Alici A. et al.* The MRPC detector for the ALICE Time Of Flight system: Final design and performances // Nucl. Phys. Proc. Suppl. 2006. V. 158. P. 60.
3. *Ammosov V. V. Gapienko; A. Semak; V. Senko; Yu. Sviridov; V. Zaets; E. Usenko.* Four-Gap Glass RPC as a Candidate to a Large Area Thin Time-of-Flight Detector", IHEP Preprint 2002-10. Protvino, 2002.
4. *Ammosov V. V. Gapienko; A. Semak; V. Senko; Yu. Sviridov; V. Zaets; E. Usenko.* Comparison of Timing Properties of Glass Multigap RPCs with 0.3 and 0.6 mm Subgap Width., IHEP Preprint 2002-14. Protvino, 2002

5. *Ammosov V., I. Boyko, G. Chelkov, D. Dedovitch, F. Dydak et al.* The HARP resistive plate chambers: Characteristics and physics performance, // Nucl. Instrum. Methods in Phys. Res. A. 2009. V. 602. P. 639.
6. *Kay A.* Operational Amplifier Noise: Techniques and Tips for Analyzing and Reducing Noise., 8–11 Southampton Street, London, Newnes, 2012. 2ISBN-13: 978-0750685252

ПОДПИСИ К РИСУНКАМ

Рис. 1. Структурная схема эксперимента HARP.

Рис. 2. Схема 4-зазорной МРПС эксперимента HARP.

Рис. 3. Зависимость временного разрешения 4-зазорной камеры от площади считывающего элемента. Треугольные значки соответствуют сплошному элементу, квадратные – суммированию 1, 2, 4, 6, 7, 8 электродов размером $4.3 \times 5.6 \text{ см}^2$ каждый.

Рис. 4. Аналоговый сумматор на операционном усилителе.

Рис. 5. График зависимости собственного временного джиттера суммирующего предусилителя от количества подключенных входов при величине входного заряда $Q_{\text{вх}} = 120 \text{ фКл}$.

Рис. 6. Рисунок поперечного разреза камеры МРПС, расположение суммирующего предусилителя.

Рис. 7. Структура считывания камеры МРПС длиной 1920 мм, содержащей 64 считывающих стрипа размером $29 \times 104 \text{ мм}^2$, структурированным по 8 стрипов для считывания суммирующим предусилителем.

Рис. 8. Накамерный суммирующий предусилитель с 8 входами для времяпролетных камер МРПС эксперимента HARP.

Рис. 9. Принципиальная электрическая схема суммирующего предусилителя на 8 входов для времяпролетных камер МРПС эксперимента HARP.

Рис. 10. Зависимость среднего времени срабатывания от номера входа сумматора для трех предусилителей.

Рис. 11. Осциллограмма измерения временного разрешения 8-канального суммирующего предусилителя цифровым осциллографом LeCroy LC574A (500 МГц) при величине входного заряда $Q_{\text{вх}} = 480 \text{ фКл}$.

Рис. 12. Результаты тестов на пучке мюонов с энергией 6 ГэВ на тестовом канале T_{10} ускорителя PS. Слева зависимость времени срабатывания от амплитуды сигнала, справа гистограмма разности времен двух последовательных по пучку камер МРПС21 и МРПС22 по среднему электроду 5.

Рис. 13. График зависимости временного джиттера и амплитуды суммирующего усилителя от времени сбора заряда ($Q_{\text{вх}} = 480 \text{ фКл}$).

Рис. 14. Схема одного канала 16-канального модуля сплиттера-усилителя-дискриминатора САМАС.

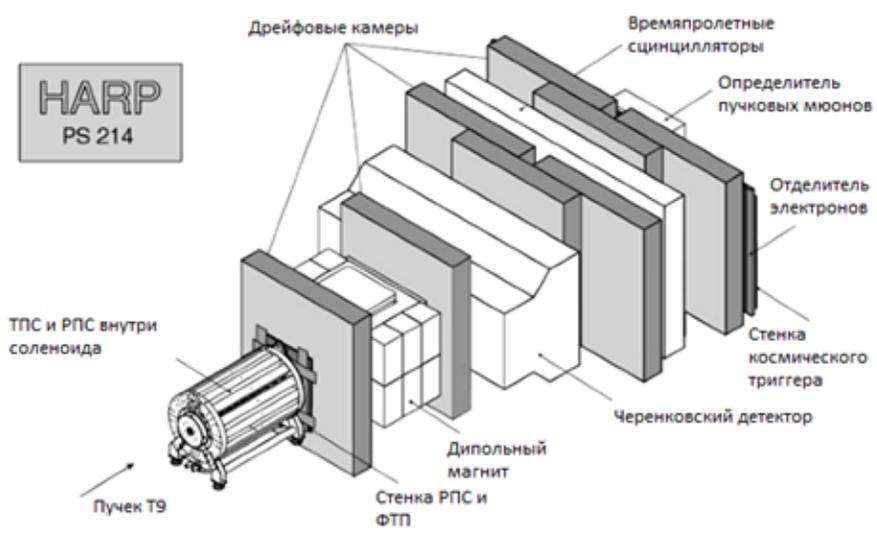


Рис.1

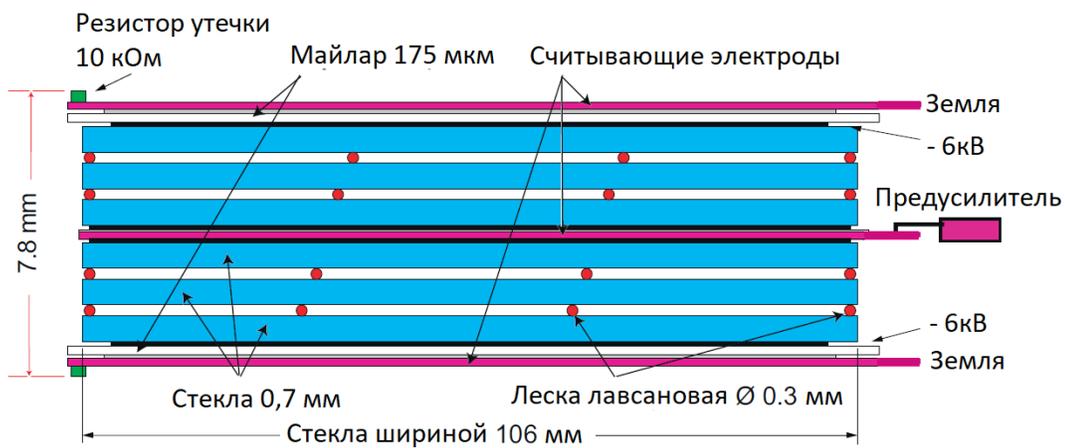


Рис.2

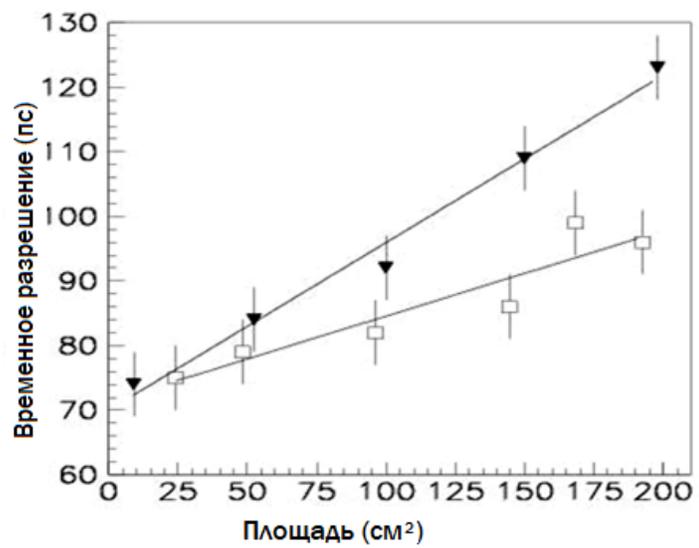


Рис. 3

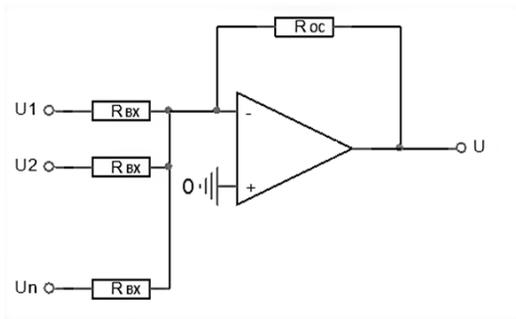


Рис. 4

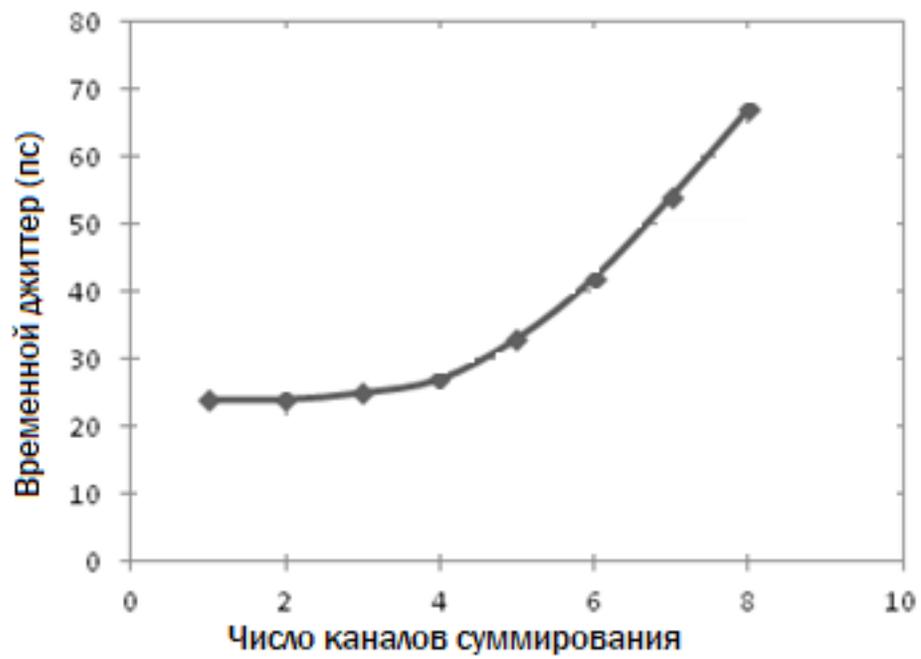


Рис. 5



Рис.6

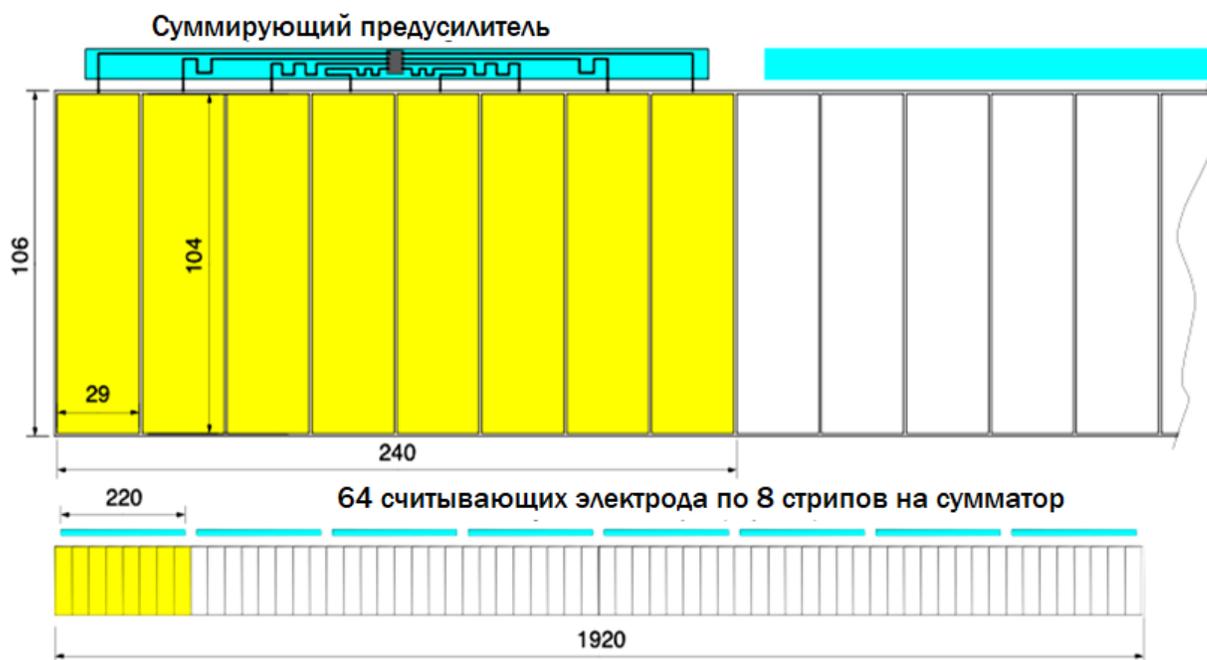


Рис. 7.

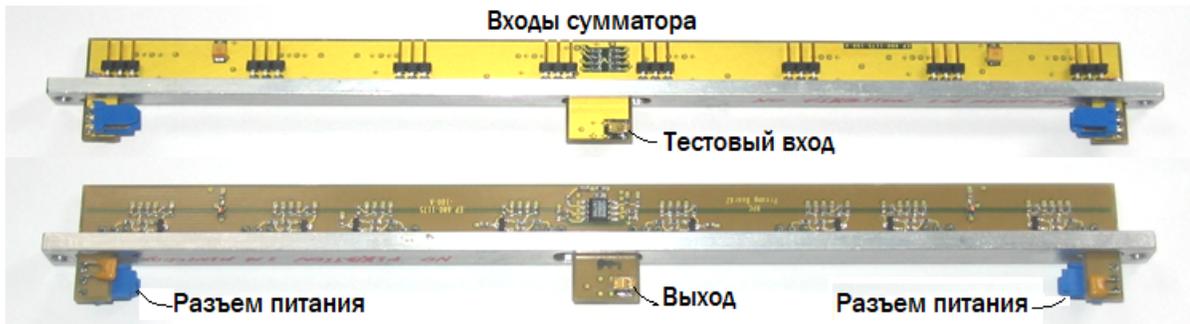


Рис. 8.

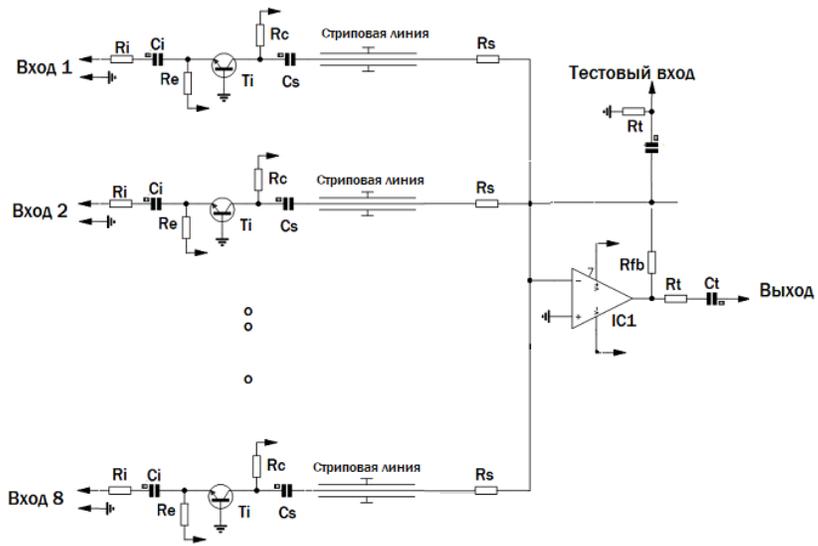


Рис.9

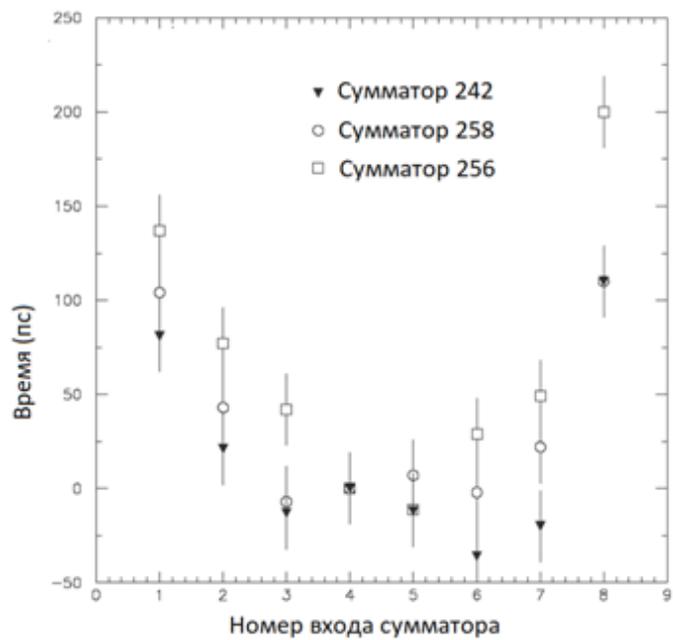


Рис. 10.

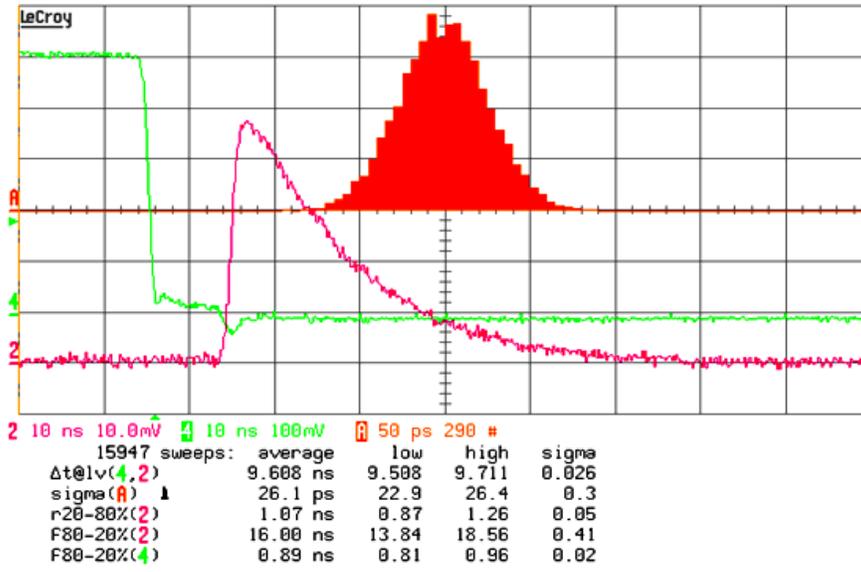


Рис. 11

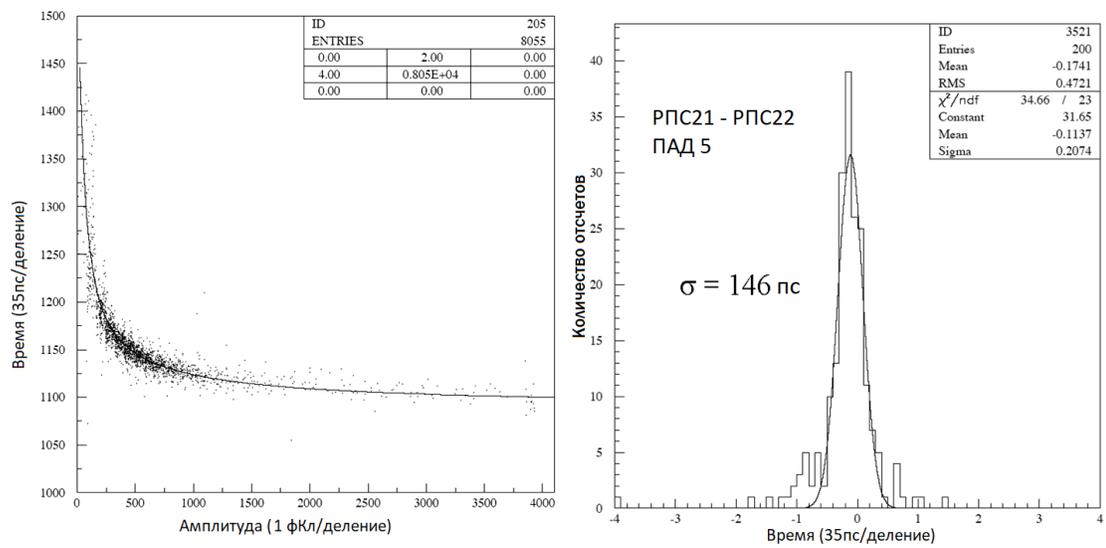


Рис.12

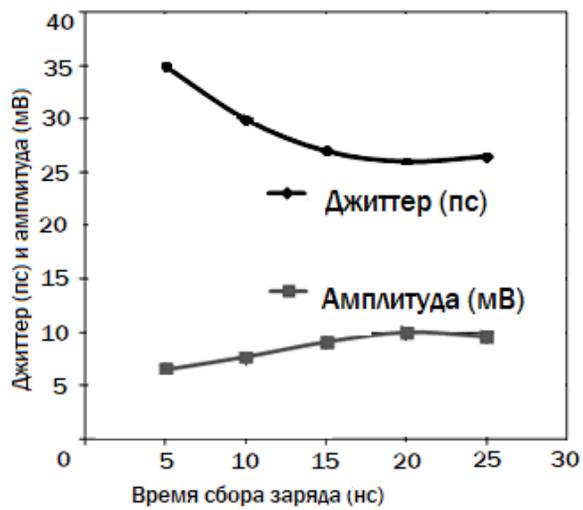


Рис. 13.

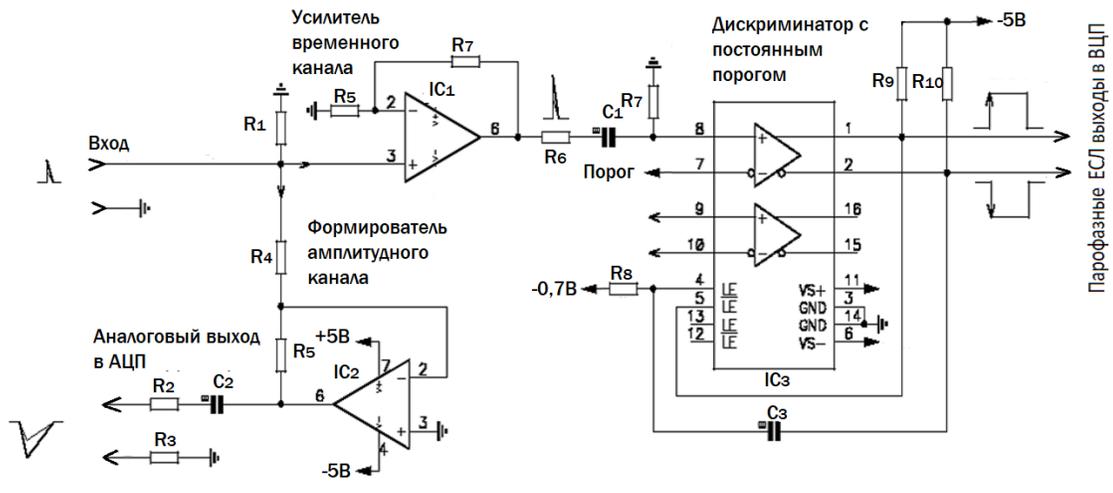


Рис.14

Для связи с автором:
Усенко Евгений Анатольевич
E-mail: Eugueni.oussenko@cern.ch
Тел.: 8-962-975-57-66 (моб.)
E-mail: e.usenko180@outlook.com

~~Для переводчика:~~

~~FAST SUMMING PREAMP for TIME OF FLIGHT CAMERAS OF THE HARP EXPERIMENT (PS214, CERN).~~

~~A technique for developing a high speed summing preamp for resistive flat counters (RPC) of the HARP experiment (PS214, CERN) is presented. The classic analog adder was recalculated to obtain a minimum intrinsic jitter of 26 ps, achieved through a compromise with a charge summation accuracy of about 5%. The summing preamp has 8 inputs and implements the principle of summing a 104x240mm reading area containing 8 strips measuring 104x29mm. The preamplifier is located inside the chamber, has a conversion factor of 100 mV/pC with a charge collection time of about 1 ns, a constant time error spread across the inputs of less than 30 ps, and a power consumption of 350 mW. The time of flight system contains 368 summing amplifiers.~~